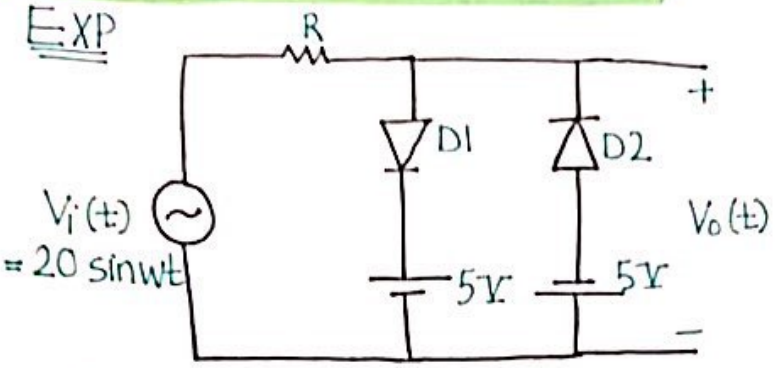
L4: PART(1):-(8-6-2020)

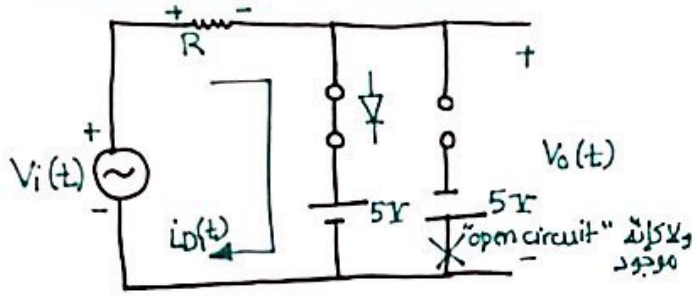
* Circuit Containing Two Diodes:-

EXP



Calculate and ~~switch~~ sketch $V_o(t)$ using ideal diode model:-

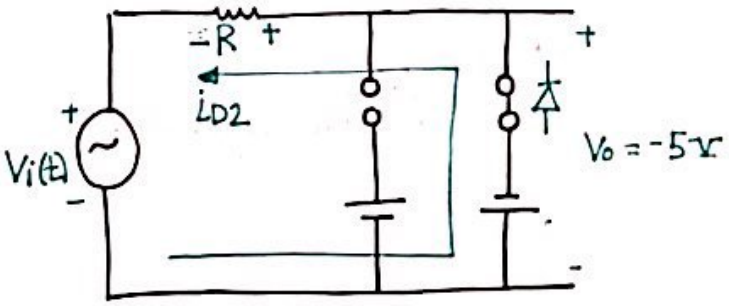
1.) Assume D1 ON, D2 OFF:-



KVL: $V_i = i_{D1} \cdot R + 5$

$$i_{D1} = \frac{V_i - 5}{R} > 0 \longrightarrow V_i - 5 > 0 \longrightarrow V_i > 5 \longrightarrow V_o(t) = 5V$$

2) Assume D1 OFF, D2 ON:-

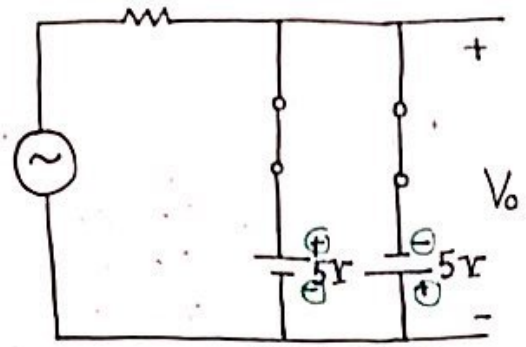


KVL: $V_i + i_{D2} \cdot R + 5 = 0$

$$i_{D2} = \frac{-(V_i + 5)}{R} > 0 \longrightarrow -V_i - 5 > 0 \longrightarrow V_i < -5$$

Scanned with CamScanner

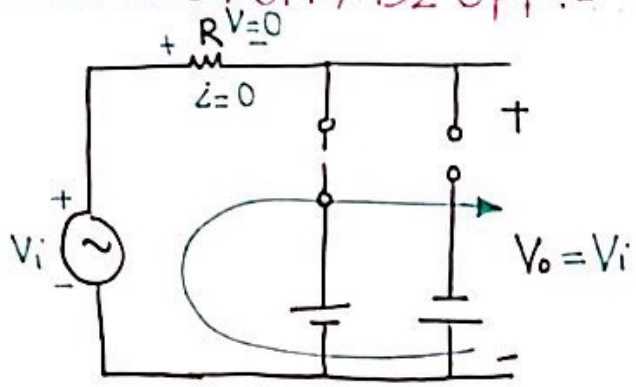
3) Assume D1 ON, D2 ON:-



"not valid"

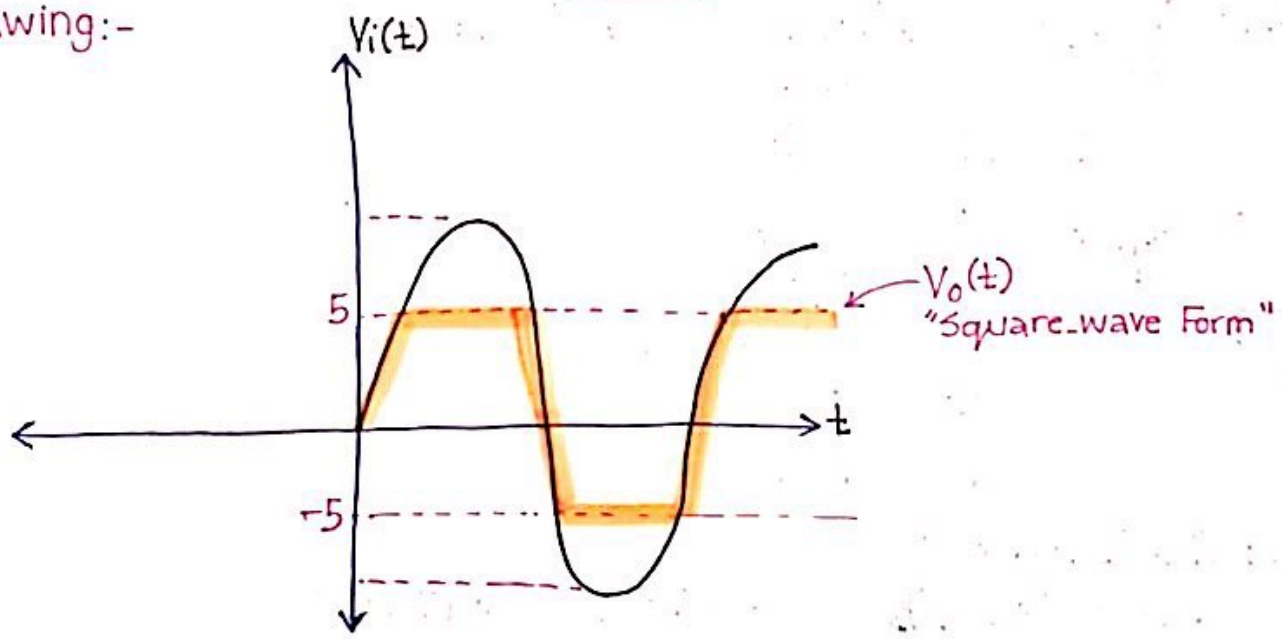
يكونو نفس القيمة ومختلفو Polarity بال

1) Assume D1 OFF, D2 OFF:-



$-5 < V_i < 5$ "الفترة المتبقية"

Drawing:-



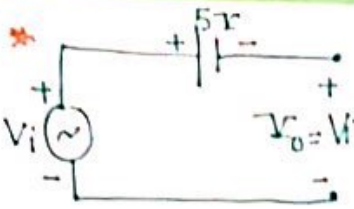
"Clamper Circuit".

"Summary For Clipper Circuit In slides" ⟶ .....

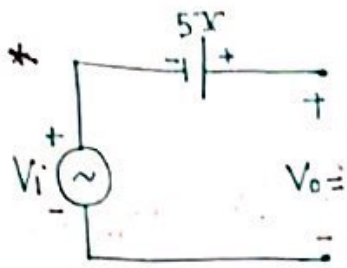
Scanned with CamScanner

* Clamper Circuits:-

ملاحظة: كان الـ Clipper يقيم جزء من الـ Circuit ويغير بشكلها ولكن Clamper هو عبارة عن سيركت يوخذ الـ waveform ويحملها shift (لفوق أو لتحت).

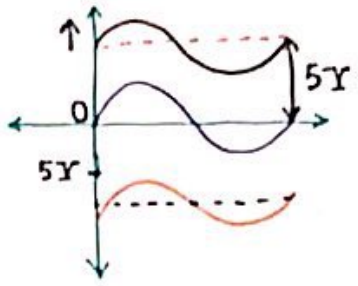


or



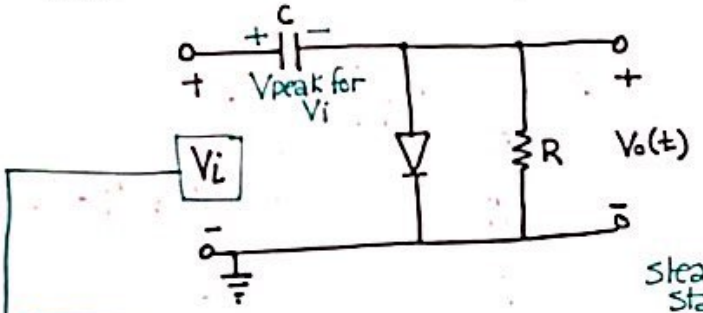
- ولكن المشكلة لايوجد داعياً بطاريات بمقاومة محنية فلذلك نستعين بالـ diodes circuits.

EXP: /Clamper/ shifting (DC OFFSET):- (Clamping)



- peak to peak not changed.

-we'll USE CIRCUIT Clamper:-

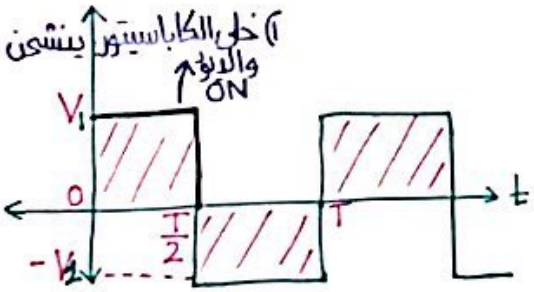


ملاحظة:-

1- الـ Capacitor موجود مع Resistor وشبك مغلق فولتية فالـ Capacitor راح ينشحن وراح يستغرق وقت لعتمد على time constant ← $\tau = RC$ وتقدر بالعادة لـ 5τ لتوصل الدارة لـ steady state وكل ما كانت τ صغيرة تتم عملية الشحن بسرعة.

2- راح تشحن الـ Capacitor بسرعة وتشحنه تعادل الـ DC shift وبعد ما تشحنه وكأنه بطارية وكأنه ماراح تفرغ وإذا بديه تتفرغ راح تكون طويلة وذلك τ لازم تكون كبيرة.

Vi



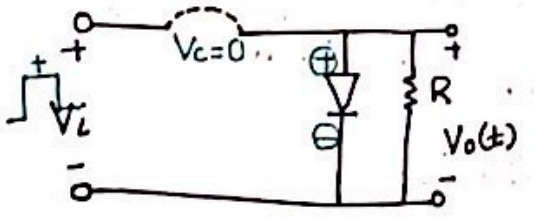
Vi نفترض square wave

أخلي الكاباسيتور ينشحن والديود ON

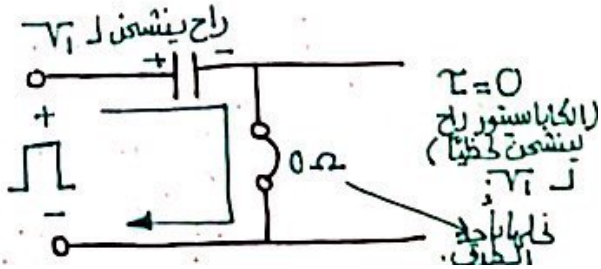
$V_C(0^-) = 0V$ "short circuit"

$V_C(0^+) = 0V$ "short circuit"

نفترض بالبداية للكون الـ capacitor غير مشحون



DON → "short circuit" "EB"

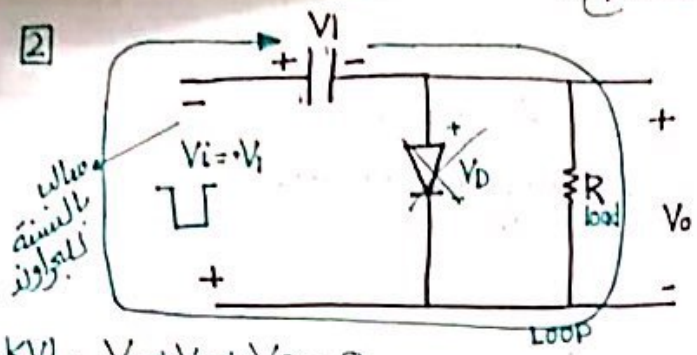


.3.

Scanned with CamScanner

- بعد ما يشحن الـ Capacitor كيف البارة بستجيب؟ وشو راح يصير بالـ Diode؟

2



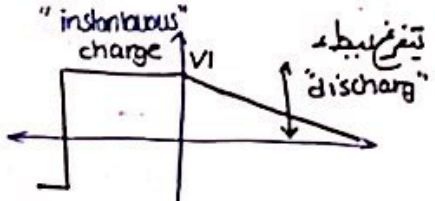
KVL: $V_1 + V_i + V_D = 0$

V_D على الـ diode: $V_D = -2V_i < 0$

1) Diode OFF "Open circuit"

2) Capacitor → حيلش يتفرغ من خلال الـ LOOP.

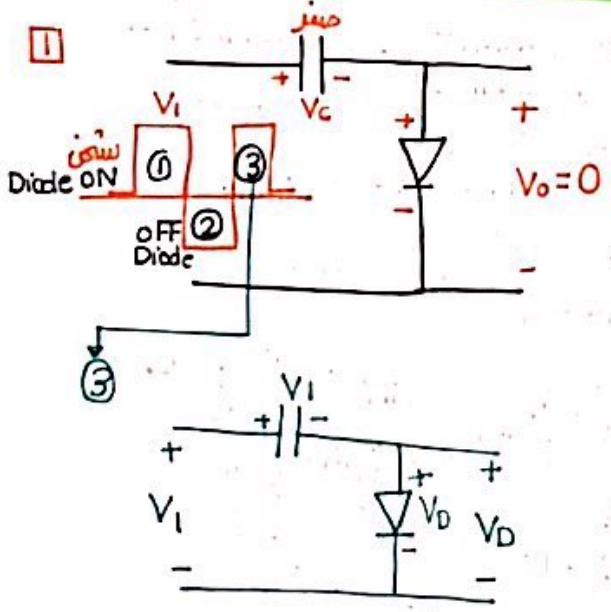
$\tau = R.C$ → If R↑↑↑ → τ ↑↑↑ (فهنا راح يتفرغ ببطء) لتفريغ discharg.



$V_c = V_{avg} \approx$ Constant

$C \approx$ Battery.

1



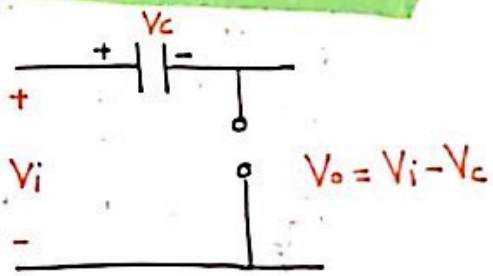
KVL → $V_1 - V_i - V_D = 0$

$V_D = 0$

"Diode OFF" → على طول بس أول مرة تصير هيك

$V_{out} = V_i - V_c$.

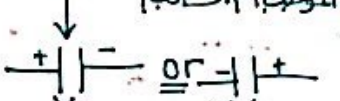
2



ملاحظة: أهم شيء أوجد شحنة الـ Capacitor وشو الـ Polarity وشو مقدارها؟

1 Vc؟ ← N ⊓ ∿

2 بدنا نشوف هي الـ Diode ON بعدها بنجد الـ Polarity (الجزء الموجب أم السالب؟)

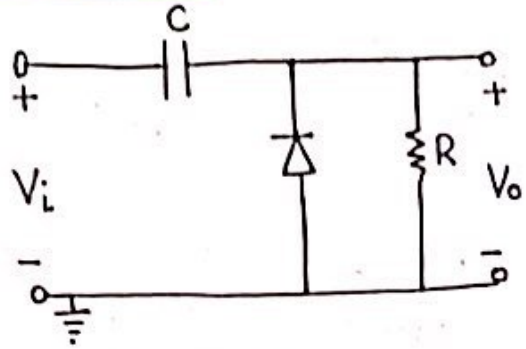


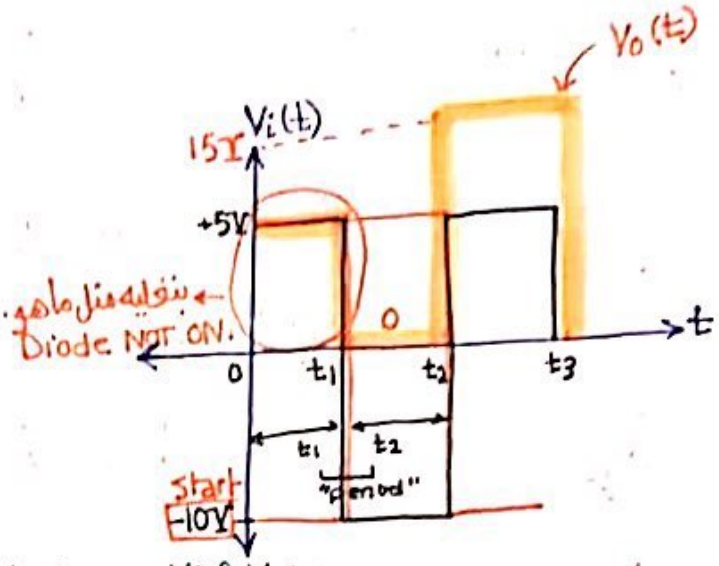
→ 3 $V_o = V_i \pm V_c$

Scanned with CamScanner

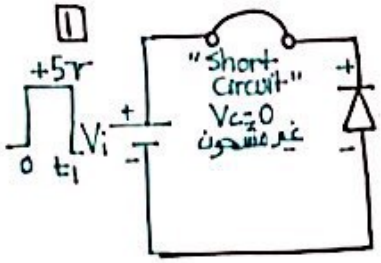
PART(2):-

* EXAMPLE:-



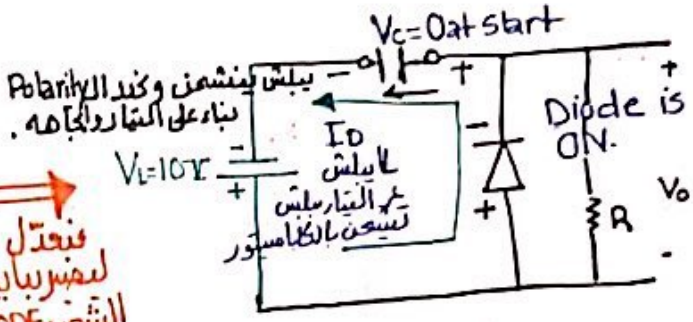


Clamper Circuit / Capacitor in series between Vi & Vo:-

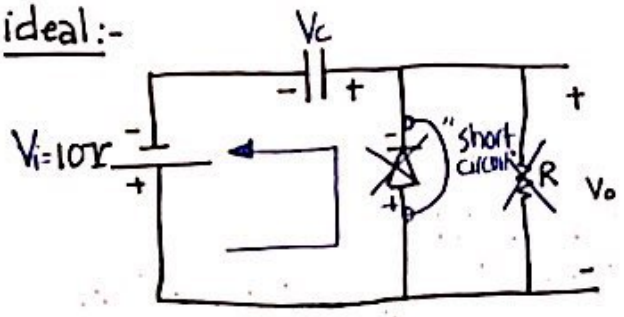


Diode is not ON
هنا لما بلش من هون
الـanalysis والـwave form periodic
ولكن بلش من -10V
و لـ +5V.

فبتحول لبطارية
الشي، DIODE ON

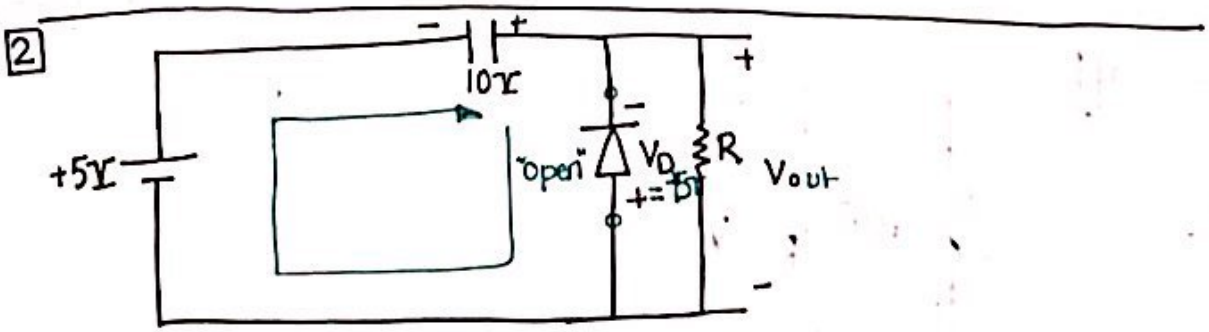


ideal:-



KVL: $V_C = 10V$

$V_o = 0V = V_i + V_c = 10 + 10$



KVL: $V_o = -15V \rightarrow$ Diode OFF

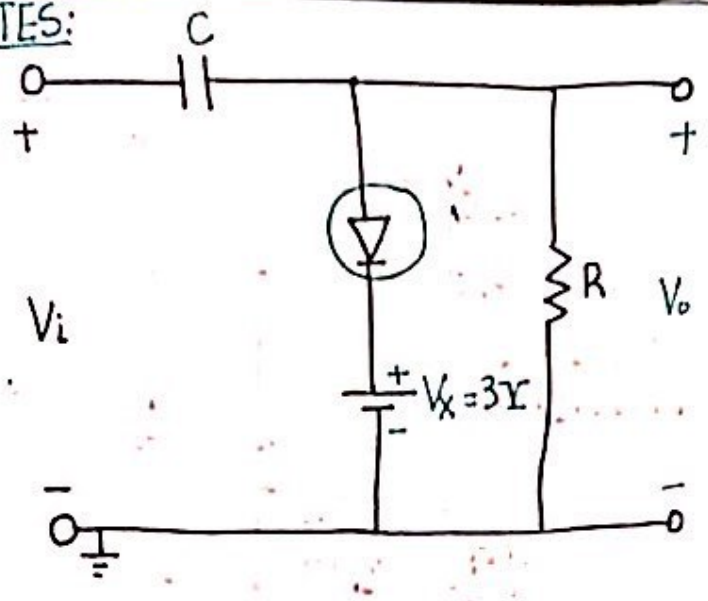
$V_{out} = 15V = V_i + V_c$

* الرسمة في السلايدات الـ Steady State.

Note: $\tau = R.C > \frac{10(t_1+t_2)}{\text{Period of waveform.}}$

Scanned with CamScanner

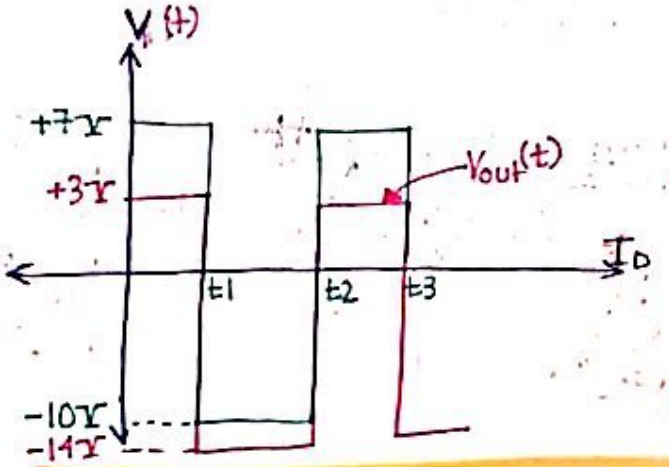
NOTES:



① إذا الـ diode لبقت ID مرور التيار
$V_o = V_i - V_c$ (shift down)
والبطارية = C

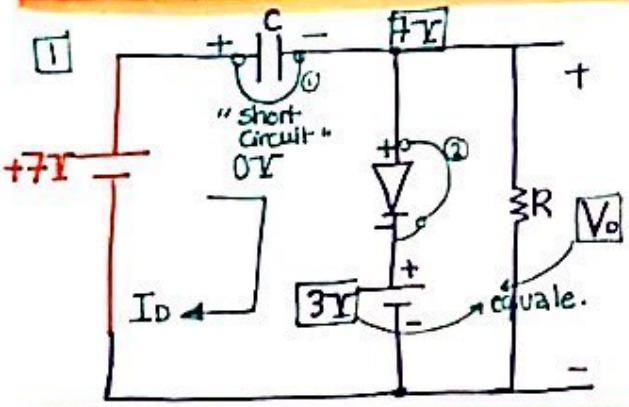
② إذا لفوق ID مرور التيار
C
$V_o = V_i + V_c$ (Shift UP)

③ بدنا نطلع مقدار الـ Shift، وكيان رفعنا معه رجيه كيف نتعامل Analysis؟



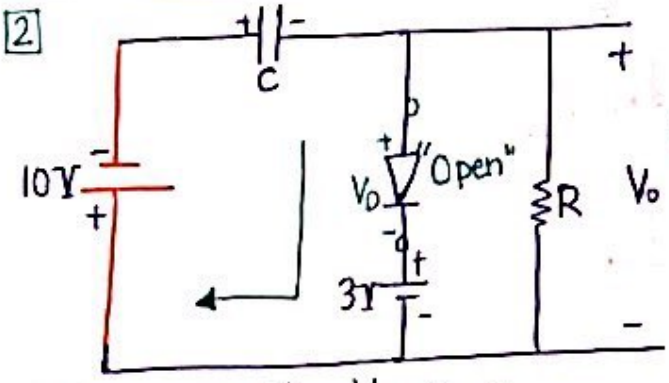
* peak-to-peak = 17 the same
7 → 10
3 → 14

1



Diode is ON
$V_A = 7 > V_k = 3$ → KVL: $7 = V_c + 3$
$V_c = 4V$
$V_{out} = V_i - V_c$ (Diode short) خلص ثانيه وحيل مشحون.
$= 3V$

2



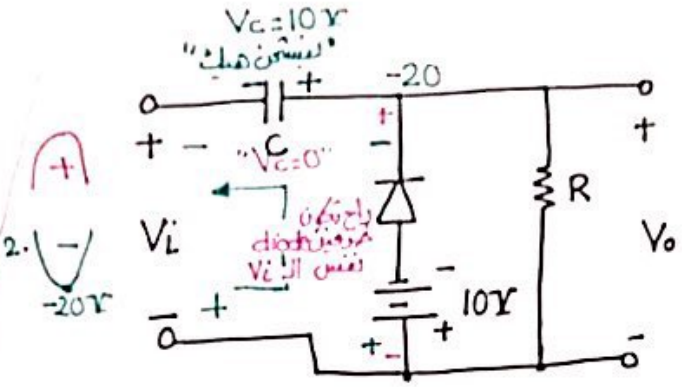
KVL → $10 + V_c + V_D + 3 = 0$
$V_D = -17 < 0$ → Diode is OFF → $V_o = V_i - V_c$
$= -10 - 4 = -14V$

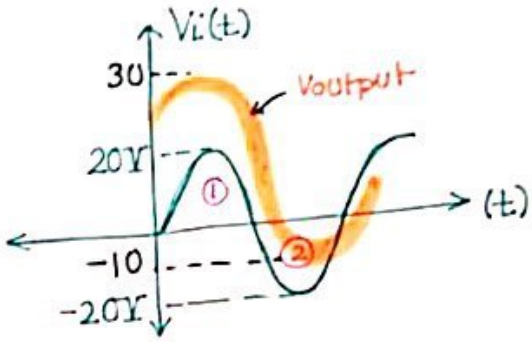
Scanned with CamScanner

* EXAMPLE:- Biased Clamper Circuits: (HW Exercise)

- إذا الإشارة sinusoid الـ Capacitor راح يوخذ وقت لينشحن والـ Capacitor ينشحن الـ positive أو negative peaks.

- هل بتخلي الـ diode الجزء الموجب منها ON/OFF





KVL: $10 + V_c - 20 = 0$

$V_c = 10V$

$V_o = V_i + 10$

"إذا الـ diode لنوق فغير بحجي بخنة الـ capacitor منه الـ input"

* Summary of Clamper Circuits in Slides:-

Scanned with CamScanner